

Übersicht ausgewählter Logiksymbole

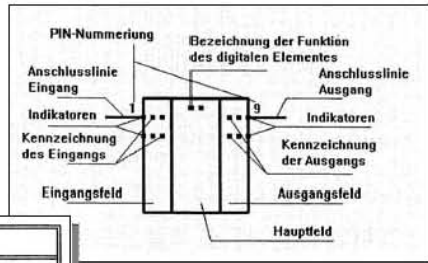
Norm	UND	ODER	NICHT	Negation am Eingang/Ausgang	NAND	NOR	Exklusiv NOR (Äquivalenz)	Exklusiv ODER (Antivalenz)
DIN 42 700 (alt)								
IEC-Entwurf 117/13								
ASA (Typ A)								
ASA (Typ B)								
British Standard BS								
Funktion 0 = 0, 1 = 1 2 = 0, 0 = 1	$x \cdot y$	$x + y$	\bar{x}		$\overline{x \cdot y}$	$\overline{x + y}$	$x \oplus y$	$x \oplus y$
Gleichung (Schreibweise)	$x \cdot y$	$x + y$	\bar{x}		$\overline{x \cdot y}$	$\overline{x + y}$	$x \oplus y$	$x \oplus y$

DIN = Deutsches Institut für Normung
 IEC = International Electrotechnical Commission
 ASA = American Standards Association
 BS = Britische Standardnorm

Logiksymbole nach verschiedenen Normen

DIN-Norm Neu	DIN-Norm Alt	Amerikanische Norm	
			statischer Eingang mit Wirkung bei 0
			dynamischer Eingang mit Wirkung beim Übergang von 1 auf 0
			NICHT-Glied
			UND-Glied
			ODER-Glied
			NAND-Glied
			NOR-Glied
			Äquivalenz-Glied
			Antivalenz-Glied
			Exklusiv-ODER-Glied
			JK-Flipflop
			Monoflop

Allgem. Aufbauprinzip von Schaltzeichen




Typische Bezeichnung von Ein- und Ausgängen

im Eingangsfeld		im Ausgangsfeld	
A, AD	- Adressen	Q, O, Y	- Ausgang
C	- Clock	QA ... QD	- BCD - Ausgänge
CS	- Chip Select	D0, D1, ...	- Daten
D	- Daten	▷, ◁	- Treiber
E	- Enable	◇	- OC
OE	- Output Enable	▽	- Tristate
S	- Setzen		
R	- Rücksetzen		
L	- Load		
	- Schmitt - Trigger		

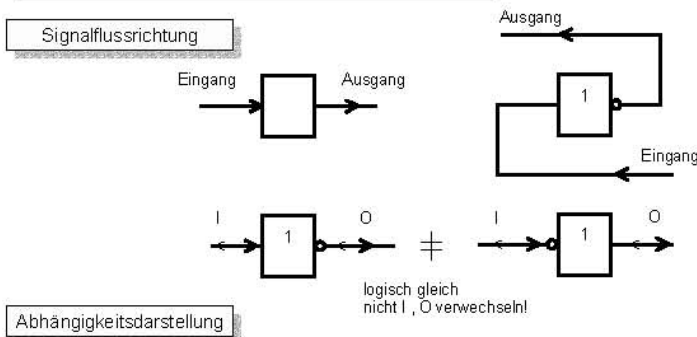
Ein- und Ausgänge an logischen Symbolen

Erläuterung	nach DIN 40900	weitere
Direkter statischer Eingang (extern 1, intern 1; "H" - aktiv)		
Inverser statischer Eingang (extern 1, intern 0; "L" - aktiv)		
Direkter dynamischer Eingang L → H - Flanke		
Inverser dynamischer Eingang H → L - Flanke		
Anschluss ohne logische Information (Eingang)		
Direkter statischer Ausgang (intern 1, extern 1)		
Inverser statischer Ausgang (intern 1, extern 0)		
Anschluss ohne logische Information (Ausgang)		

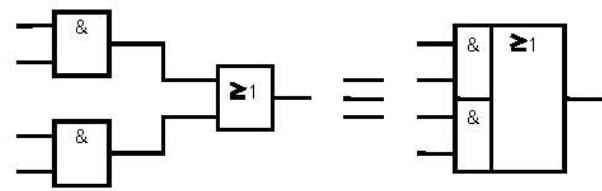
Ausgewählte Funktionssymbole

Symbol	Beschreibung	Symbol	Beschreibung
&	UND	RG← oder RG<	Register (Linkschiebung)
≥1	ODER	RG→ oder RG>	Register (Rechts-Links)
≠1	Exklusiv-ODER (Antivalenz)	ROM	Festwertspeicher
=	Äquivalenz	▷ (◁)	Treiber (Buffer)
CT, CTR	Zähler	Π	Multiplizierer
CT2	Binärzähler	⌊	Verzögerungsglied
CT10	Dekadischer Zähler	Σ	Addierer
CT→ oder CT>	Vorwärtszähler	S&H	Sample and Hold
CT← oder CT<	Rückwärtszähler	S oder 1⌋	Univibrator (Monoflop)
CT↔ oder CT<>	Vor- und Rückwärtszähler	⌋ oder ST	Schmitt-Trigger
CD	Dekodierer	SIO	Ein-/Ausgabe seriell
COMP	Komparator	T	Trigger (Flip-Flop)
DMA	Direkter Speicherzugriff	TT	Trigger zweistufig
DX, DMUX	Demultiplexer	X / Y	Codeumsetzer
EMR	Ein chip-Mikrorechner		
F	Impulsformer		
	Generator		
MUX	Multiplexer		
P-Q	Subtrahierer		
PIO	Ein-/Ausgabe parallel		
RAM	Operativspeicher		
RG	Register		
RG→ oder RG>	Register (Rechtschiebung)		

Darstellung der Ein- und Ausgänge



Abhängigkeitsdarstellung



Blockdarstellung

